

Đánh giá hiệu suất của chuyển mạch ATM, sử dụng bộ đệm đầu vào : Luận văn ThS / Vũ Thị Thuý Hà ;
Nghd. : TS. Vũ Duy Lợi . - H. : Khoa Công nghệ , 2001 . - 90 tr.

Tóm tắt: Luận văn nghiên cứu một công nghệ viễn thông mới là công nghệ truyền tải không đồng bộ ATM. Công nghệ này sử dụng một số mô hình hàng đợi để mô hình hoá cho kiểu chuyển mạch ATM sử dụng bộ đệm đầu vào hoặc đầu ra trong các thành phần chuyển mạch và hiệu suất của chuyển mạch. Tác giả cũng đưa ra khái niệm hàm công suất, dựa vào hàm này có thể tìm điểm đạt hiệu suất tối ưu nhất của hệ thống

Mở đầu

ChươngI: Tổng quan về chuyển mạch ATM

- 1. 1 Giới thiệu chung
- 1.2 Cấu trúc tế bào ATM
- 1.3 Mẫu tham chiếu B-ISDN
- 1.4 Cấu hình tổng quan hệ chuyển mạch ATM**

ChươngII: Lý thuyết hàng đợi

- 2.1 Giới thiệu chung
- 2.2 Mô hình đến sớm và mô hình đến muộn
- 2.3 Một số mô hình hàng đợi
 - 2.3.1 Hệ thống hàng đợi Geom/G/1
 - 2.3.2 Hệ thống hàng đợi $\text{Geom}^A/G/1$
 - 2.3.3 Hệ thống hàng đợi Geom/Geom/1
 - 2.3.4 Hệ thống hàng đợi $\text{Geom}^v/D/1$
 - 2.3.5 Hệ thống hàng đợi M/D/1

ChươngIII: Phân tích đánh giá hiệu suất của chuyển mạch ATM, sử dụng bộ đệm đầu vào

- 3.1 Xây dựng mô hình

3.2 Chuyển mạch ATM, ma trận $N \times N$ với 1 bộ đệm ở 1 cổng đầu vào

3.3 Chuyển mạch ATM, ma trận $M \times N$ với m bộ đệm ở 1 cổng đầu vào

Phụ lục A

A.1. Một số bảng số liệu liên quan tới các đồ thị trong phần nghiên cứu

A.2 Phân bố của tế bào HOL "fresh"

A. 3 Một số cấu trúc chuyển mạch thương mại tiêu biểu của 1 số hãng .

Tài liệu tham khảo

Thuật ngữ viết tắt

Kết luận